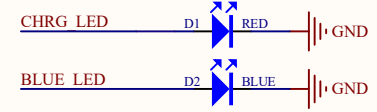
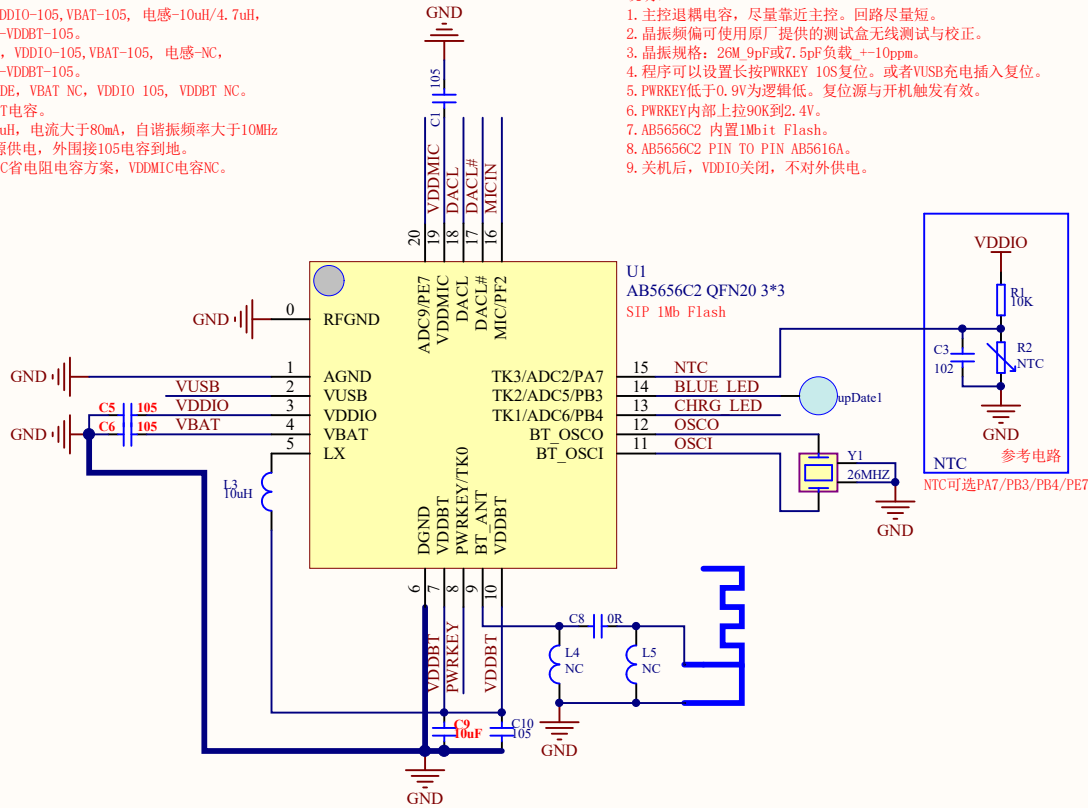


PMU说明:

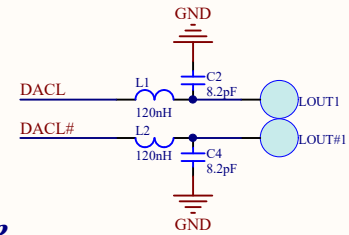
- 低功耗BUCK MODE, VDDIO-105, VBAT-105, 电感-10uH/4.7uH, PIN7-VDDBT-106, PIN10-VDDBT-105.
- 省电模式LDO MODE, VDDIO-105, VBAT-105, 电感-NC, PIN7-VDDBT-105, PIN10-VDDBT-105.
- 最省外围配置LDO MODE, VBAT NC, VDDIO 105, VDDBT NC. 软件需要配置为省电VDDBT电容.
- 电感要求: 10uH/4.7uH, 电流大于80mA, 自谐振频率大于10MHz
- VDDMIC电源为MIC电源供电, 外接105电容到地.
- 若方案选用驻极体MIC省电电阻电容方案, VDDMIC电容NC.

说明:

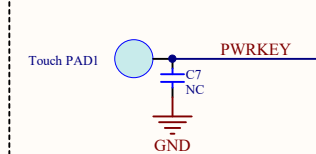
- 主控退耦电容, 尽量靠近主控. 回路尽量短.
- 晶振频偏可使用原厂提供的测试盒无线测试与校正.
- 晶振规格: 26M_9pF或7.5pF负载 ±10ppm.
- 程序可以设置长按PWRKEY 10S复位. 或者VUSB充电插入复位.
- PWRKEY低于0.9V为逻辑低. 复位源与开机触发有效.
- PWRKEY内部上拉90K到2.4V.
- AB5656C2 内置1Mbit Flash.
- AB5656C2 PIN TO PIN AB5616A.
- 关机后, VDDIO关闭, 不对外供电.



LED



Earphone



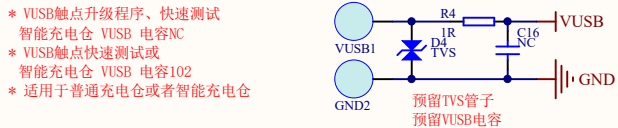
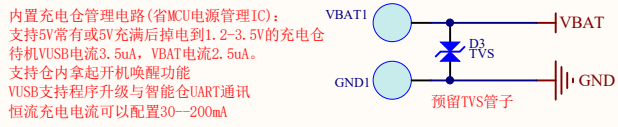
- Touch0 : PWRKEY, 支持软开机, 触摸长按复位
 Touch1 : PB4
 Touch2 : PB3
 Touch3 : PA7
- 触点尽量靠近芯片引脚
 走线远离信号线、晶振、电感、LX、RF、音频线
 走线与铺地间距尽量拉远
 触点尽量面积大、贴合度紧密

Touch



KEY

AB5656C2 QFN20-3*3 TWS蓝牙耳机V0.2

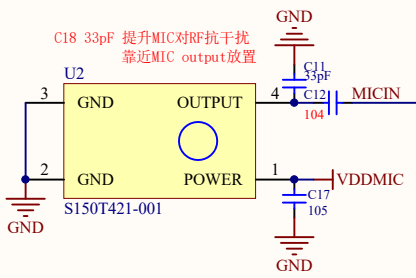


POWER

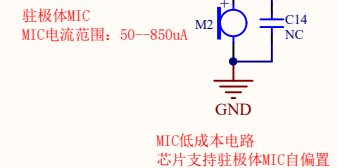
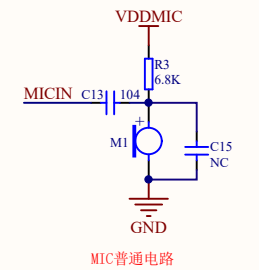
使用Xlink升级工具连接接口。
 电脑设置好升级界面。
 待升级样机开机, 自动升级. 等待升级完成。
 PB3升级使用Xlink CP210X或蓝牙高速版
 VUSB升级使用Xlink VUSB下载板

- 升级接口预留:
 组1: VBAT/GND/PB3
 OR
 组2: VUSB/GND

upDate



MIC



驻极体MIC
 MIC电流范围: 50—850uA

MIC低成本电路
 芯片支持驻极体MIC自偏置